

武汉东湖新技术开发区管理委员会文件

武新规〔2019〕5号

武汉东湖新技术开发区管理委员会 中国（湖北） 自由贸易试验区武汉片区管理委员会印发 关于促进集成电路产业高质量发展的 若干政策及实施细则的通知

各有关单位：

经研究，现将《关于促进集成电路产业高质量发展的若干政策》《关于促进集成电路产业高质量发展的若干政策实施细则》印发给你们，请遵照执行。

武汉东湖新技术开发区

管理委员会

中国（湖北）自由贸易试验区

武汉片区管理委员会

2019年7月17日

关于促进集成电路产业高质量发展的若干政策

为贯彻落实习近平总书记视察湖北重要指示和《国家集成电路产业发展推进纲要》精神，把武汉东湖新技术开发区（以下简称“东湖高新区”或“我区”）建设成为全国重要的集成电路产业聚集区，特制定本政策。

第一条 凡在东湖高新区设立的主营业务为集成电路设计、制造、封装测试、设备等企业，均可享受本政策。东湖高新区高起点规划、高标准建设集成电路产业园，引导符合条件的集成电路企业向该园区集聚，保障要素供给，优化产业生态。

第二条 对总部在东湖高新区，首次成为全国设计十强、制造十强、封测十强、功率器件五强、MEMS 五强、半导体设备五强的集成电路企业，给予一次性 1 亿元奖励。

第三条 对承担国家重大科技专项的集成电路企业，给予其所获国家拨款额 50% 的配套资助，累计资助金额不超过 1000 万元。对成功挂牌的国家级集成电路研发中心提供一次性启动经费支持，最高不超过 1000 万元。

第四条 对进行工程产品流片的集成电路企业，按照掩膜版制作费用的 50% 或首轮流片费用的 30% 给予补贴，同一企业补贴金额每年最高不超过 500 万元。

第五条 对购买 IP（或 Foundry IP 模块）开展高端芯片、先进或特色工艺研发的集成电路企业，按照其购买 IP 实际支出

费用的 40%给予补贴，同一企业每年补贴金额最高不超过 200 万元。对复用、共享我区第三方 IC 设计平台的 IP 设计工具软件或测试分析系统的集成电路企业，按照其实际投入的 50%给予补贴，同一企业每年补贴金额最高不超过 100 万元。

第六条 对投资规模在 5000 万元以上的集成电路企业的新建或技术改造项目，按照固定资产实际投入的 10%给予补贴，同一企业补贴金额累计不超过 3500 万元。

第七条 对企业在东湖高新区购置自用研发和生产用房，按照实付金额的 10%给予补贴，同一企业累计不超过 200 万元；在东湖高新区租用自用研发和生产用房，按照实付租金的 50%给予补贴，同一企业每年最高不超过 1000 平方米，同一企业累计补贴期限不超过 3 年。

第八条 对我区整机企业首次采购东湖高新区内集成电路企业芯片或模组进行研发生产的，按照实际交易金额的 20%对芯片或模组销售企业给予补贴，同一企业每年补贴金额最高不超过 500 万元。

第九条 对新建的集成电路公共平台，按照实际投资金额中项目自筹资金的 30%给予补贴，同一平台补贴金额最高不超过 500 万元；对经认定的集成电路公共服务平台服务中小型企业，按照服务合同实际完成额的 10%给予补贴，同一平台每年补贴金额最高不超过 100 万元。

第十条 对不同层次的集成电路人才给予补助。支持高层次

集成电路人才申报“3551 光谷人才计划”。对新招聘的集成电路相关专业的人才给予安家补助，补助标准为全日制硕士生每人 3 万元，全日制博士生每人 5 万元的奖励，同一企业每年补贴金额最高不超过 500 万元。给予集成电路企业新增研发人员 3000 元/人培训补贴，同一企业每年补贴人数最高不超过 500 人次。

本政策由武汉东湖新技术开发区管理委员会负责解释，自发布之日起实施，有效期三年。实施过程中，与国家法律法规和省市有关规定有冲突的，以国家法律法规和省市有关规定为准。

关于促进集成电路产业高质量发展的 若干政策实施细则

根据《关于促进集成电路产业高质量发展的若干政策》，制定本实施细则。

《关于促进集成电路产业高质量发展的若干政策》与本实施细则以下合称为“本政策”。

第一条 支持领域及对象

1. 结合《武汉东湖新技术开发区国民经济和社会发展“十三五”规划纲要》，重点支持从事集成电路领域设计、制造、封装、测试、模组、设备生产研发、EDA 工具等集成电路相关企业（以下简称集成电路企业）。

2. 本政策适用于工商注册地、税务征管关系及统计关系在武汉东湖新技术开发区（以下简称“东湖高新区”或“我区”）范围内，且在政策支持期间在东湖高新区内持续经营、纳税的、具有独立法人资格的集成电路企业。

第二条 重点支持方向

1. 存储器方向。围绕存储器及控制器芯片的产业链。
2. 光电子方向。包括 5G 及通信芯片、新型显示芯片、红外探测芯片、LED 驱动芯片及相关模块的集成电路产品。
3. 新兴产业方向。物联网、人工智能、智能终端、信息安全、北斗导航、汽车电子、医疗电子等领域的芯片。

4. 重点技术方向。微控制器（含 RISC-V 架构）、功率半导体、模拟及数模混合电路、微机电系统（MEMS）、射频电路、先进封装、半导体高端设备、大尺寸硅片等。

第三条 龙头企业奖励

（一）申报条件

龙头企业须符合以下标准：

1. 排名标准：全国设计十强、制造十强、封测十强、功率器件五强、MEMS 五强、半导体设备五强，以上一年度中国半导体行业协会统计发布的“中国集成电路设计十大企业”“中国半导体制造十大企业”“中国半导体封装测试十大企业”“中国半导体功率器件五强企业”“中国半导体 MEMS 五强企业”“中国半导体设备五强企业”的排名为准。

2. 规模标准：总部落户在东湖高新区的企业，上一年度纳入我区统计核算的营业额收入应不低于 10 亿元，上一年度区级财政贡献应不低于 2000 万。

（二）申报材料

1. 企业营业执照复印件。
2. 企业上一年度审计报告。
3. 税务部门出具的上一年度纳税证明。
4. 申报企业及其法人代表对申报材料的真实性及不重复申报承诺。
5. 东湖高新区管委会要求的其他材料。

（三）支持政策

对经认定的东湖高新区总部企业，首次成为全国设计十强、制造十强、封测十强、功率器件五强、MEMS 五强、半导体设备五强的集成电路企业，给予一次性 1 亿元奖励。

第四条 鼓励企业申报国家级重大专项和设立国家级集成电路研发中心

（一）申报条件

1. 企业应获得国家重大科技专项、重点研发计划、重大科技成果转化项目等资金支持。

2. 企业应获批国家级企业技术中心、工程技术研究中心等。

（二）申报材料

1. 企业营业执照复印件。

2. 企业获得国家级重大科技专项等资金支持的证明材料；企业获批国家级集成电路研发中心的证明材料。

3. 申报企业及其法人代表对申报材料的真实性及不重复申报承诺。

4. 东湖高新区管委会要求的其他材料。

（三）支持方式

1. 对承担国家重大科技专项的集成电路企业，给予其所获国家拨款额 50% 的配套资助，累计资助金额不超过 1000 万元。

2. 对成功挂牌的国家级集成电路研发中心提供一次性启动经费支持，最高不超过 1000 万元。

第五条 工程流片补贴

（一）申报条件

1. 企业上一年度进行工程流片。

2. “工程产品”是指经过全掩模板（Full Mask）流片，达到设计要求后，可以提供给集成电路系统整机厂商进行芯片性能测试及示范应用的芯片产品；产品应获得集成电路布图设计登记证书或发明专利授权。

3. “首轮流片”是指集成电路设计企业首次与集成电路制造企业（或代理公司、经认定的公共服务平台）签订流片合同。

4. 流片费具体包括：IP 授权费、掩膜版费、测试化验加工费。

（二）申报材料

1. 企业营业执照复印件。

2. 企业曾获得各级相关财政资金支持明细的文件。

3. 企业上一年度审计报告（包括：企业工程流片中掩模版制作费用或首轮流片费用的资料；与集成电路制造企业签订的首轮工程流片的合同、发票、银行转账凭证等）。

4. 申报企业及其法人代表对申报材料的真实性及不重复申报承诺。

5. 东湖高新区管委会要求的其他材料。

（三）支持方式

经认定，工程流片产品按照掩模版制作费用的 50%或首轮

流片费用的 30%给予补贴，同一企业补贴金额每年最高不超过 500 万元。

第六条 IP 购买及复用、共享补贴

（一）申报条件

1. 企业上一年度直接购买 IP 并用于研发。
2. 企业上一年度复用、共享我区第三方 IC 设计平台的 IP 设计工具软件或测试分析系统。

（二）申报材料

1. 企业营业执照复印件。
2. 企业曾获得各级相关财政资金支持明细的文件。
3. 企业上一年度审计报告（包括：企业购置 IP 费用明细表、合同、发票、银行转账凭证等；企业开展复用、共享我区第三方 IC 设计平台的 IP 设计工具软件或测试分析系统的各项工作及各项费用明细表、合同、发票、银行转账凭证等）。
4. 申报企业及其法人代表对申报材料的真实性及不重复申报承诺。
5. 东湖高新区管委会要求的其他材料。

（三）支持方式

1. 经认定，按照购买 IP 实际支出费用的 40%给予补贴，同一企业每年补贴金额最高不超过 200 万元。
2. 经认定，按照 IP 复用、共享实际投入的 50%给予补贴，同一企业每年补贴金额最高不超过 100 万元。

第七条 固定资产投资奖励

（一）申报条件

企业上一年度进行新建或技术改造项目，总投资规模在5000万元以上（以统计部门认定的数据为准）。

（二）申报材料

1. 企业营业执照复印件。
2. 企业曾获得各级相关财政资金支持明细的文件。
3. 上一年度1月1日或上一年度申报截止日至申报截止日企业固定资产投资审计报告，内容包括厂房、土地、各种设备等资金使用明细，并提供相关合同、发票、银行转账凭证等。
4. 申报企业及其法人代表对申报材料的真实性及不重复申报承诺。
5. 东湖高新区管委会要求的其他材料。

（三）支持方式

对经认定的集成电路新建或技术改造项目，按照固定资产实际投入的10%给予补贴，同一企业补贴金额累计不超过3500万元。

第八条 场地补贴

（一）申报条件

1. 企业上一年度在东湖高新区购置自用研发和生产用房，未出（转）租，未改变用途。
2. 企业上一年度在东湖高新区租用自用研发和生产用房。

未出（转）租，未改变用途。

（二）申报材料

1. 企业营业执照复印件。
2. 企业曾获得各级相关财政资金支持明细的文件。
3. 上一年度企业审计报告（包括：企业购买或租用研发和生产用房的合同、发票、银行转账凭证等）。
4. 申报企业及其法人代表对申报材料的真实性及不重复申报承诺。
5. 东湖高新区管委会要求的其他材料。

（三）支持方式

1. 经认定，企业购置自用研发和生产用房，按照实付金额的 10%给予补贴，同一企业累计不超过 200 万元。
2. 经认定，企业租用自用研发和生产用房，按照实付租金的 50%给予补贴，同一企业每年最高不超过 1000 平方米，同一企业累计补贴期限不超过 3 年。

第九条 支持企业与整机企业联动发展

（一）申报条件

1. 我区整机企业首次采购东湖高新区内集成电路企业芯片或模组进行研发生产。
2. 被采购企业的产品应拥有自主知识产权（包括专利权、集成电路布图设计专有权等）。

（二）申报材料

1. 采购与被采购企业营业执照复印件。
2. 被采购企业曾获得各级相关财政资金支持明细的文件。
3. 交易双方企业股东信息的证明材料，申报企业及企业法人代表对交易双方企业无关联关系的承诺。
4. 企业上一年度审计报告（包括：采购产品明细表、合同、发票、银行转账凭证等）。
5. 首次采购的证明材料（需采购方与被采购方共同出具承诺函）。
6. 申报企业及其法人代表对申报材料的真实性及不重复申报承诺。
7. 东湖高新区管委会要求的其他材料。

（三）支持方式

对经认定的整机企业首次采购东湖高新区内集成电路企业芯片或模组进行研发生产的，按照实际交易金额的 20% 给予芯片或模组销售企业补贴，同一企业每年补贴金额最高不超过 500 万元。

第十条 支持集成电路公共平台发展

（一）申报条件

1. 平台设立时间不超过三年，正常运营服务，具有明确的发展规划、功能定位和管理机制，拥有相应的服务设施、专业技术和管理人才队伍；主要面向中小型集成电路设计企业提供服务，具有公共性、开放性和资源共享性。

2. 申报企业投入平台建设和运营的自有资金不低于总投资的 30%，且财务稳健，有能力为平台的后续建设提供资金；政府资助资金不得用于流动资金和纳入财政经费保障人员的工资性支出。

（二）申报材料

1. 平台基本情况、发展规划、功能定位、运营管理制度等相关文件。

2. 平台曾获得各级相关财政资金支持明细的文件。

3. 取得相关经营资质的文件、证明材料，知识产权证，检测报告，获奖证书，国家、省市有关平台项目批复文件、合作协议，团队人员情况等相关证明材料。

4. 国内知名第三方咨询机构对平台的评价排名、项目的核心技术成果证明材料、主要用户评价报告等。

5. 平台上一年度审计报告。

6. 平台上一年度为我区集成电路企业提供公共技术服务的企业名单及相关合同、发票、银行转账凭证等材料复印件。

7. 申报企业及其法人代表对申报材料的真实性及不重复申报承诺。

8. 东湖高新区管委会要求的其他材料。

（三）支持方式

1. 对经认定的新建集成电路公共平台，按照实际投资金额中项目自筹资金的 30%给予补贴，同一平台补贴金额最高不超

过 500 万元。

2. 对经认定的集成电路公共服务平台服务中小企业的，按照服务合同实际完成额的 10% 给予补贴，同一平台每年补贴金额最高不超过 100 万元。

第十一条 人才支持

(一) 申报条件

1. 高层次人才应满足“3551 光谷人才计划”规定。

2. 新招聘的集成电路相关专业的人才应与企业签订 2 年以上（含 2 年）的劳动合同，且按规定在东湖高新区缴纳社会保险金和个人所得税均在半年以上。

3. “新增人员”是指企业以上一年度 1 月 1 日社保在册员工人数为基数，本年度 1 月 1 日社保在册员工超过该基数的部分。

(二) 申报材料

1. 企业营业执照复印件。

2. 企业曾获得各级相关财政资金支持明细的文件。

3. 高层次人才按照“光谷人才计划”规定进行申报。

4. 企业应提供新招聘人才的学位、学历证书复印件、劳动合同、年度薪酬清单、薪酬支付凭证、社保缴纳凭证和纳税凭证等资料。

5. 本年度和上一年度 1 月 1 日时社保在册员工名单。

6. 企业上一年度审计报告。

7. 申报企业及其法人代表对申报材料的真实性及不重复申

报承诺。

8. 东湖高新区管委会要求的其他材料。

（三）支持方式

1. 对经认定的高层次集成电路人才享受“3551 光谷人才计划”。

2. 对经认定的新招聘的集成电路相关专业的人才给予安家补助，补助标准为全日制硕士生每人 3 万元，全日制博士生每人 5 万元的奖励，同一企业每年补贴金额最高不超过 500 万元。

3. 对经认定的集成电路企业新增研发人员给予 3000 元/人培训补贴，同一企业每年补贴人数最高不超过 500 人次。

第十二条 同一支持对象因同样或类似原因可同时享受东湖高新区多项政策，或同一事项符合本政策多项条款的，按从高不重复原则落实。对产业发展有突出带动作用的项目，采取“一事一议”的办法给予支持，不再享受本政策。

第十三条 享受本政策的支持对象应承诺至少 10 年内不迁离在东湖高新区的注册及办公地址、不改变在东湖高新区的纳税义务、不减少注册资本、不得抽逃注册资本，如违反承诺，将停止给予后续支持并追回已给予的所有支持。

第十四条 东湖高新区发展改革局负责协调武汉东湖新技术开发区管理委员会各职能部门及园区办开展《关于促进集成电路产业高质量发展的若干政策》的解释和实施工作，会同财政局统一编制年度专项资金预算。

